

## 速報(short papers)

- 1 H. Inose and T. Saito:  
Three-Stage Time-Division Switching Network by Time-Slot Interchange Principle  
Electronics Letters,  
Vol.2, No.3、1966年03月
  
- 2 H. Inose, H. Fujisaki and T. Saito:  
Theory of Mutually Synchronized Systems  
Electronics Letters,  
Vol.2, No.3、1966年03月
  
- 3 H. Inose., T. Saito and M. Kato:  
Three-Stage Time-Division Switching Network with Pulse-Shifting Junctor as Alternate Route  
Electronics Letters,  
Vol.2, No.5、1966年05月
  
- 4 H. Inose, H. Fujisaki and T. Saito:  
System Design of a Mutually Synchronized System  
Electronics Letters,  
Vol.3, No.1、1967年01月
  
- 5 H. Inose, H. Fujisaki and T. Saito:  
Phase Relation Between Offices in a Mutually Synchronized System  
Electronics Letters,  
Vol.3, No.6、1967年06月
  
- 6 H. Inose and T. Saito:  
Trunking Aspects of Multistage Time-Division Switching Network with Time-Slot-Interchange Capability  
Electronics Letters,  
Vol.3, No.9、1967年09月
  
- 7 H. Inose, M. Kato, T. Saito and H. Nagaosa:  
'No-Hole-in-the-Multiple' Alternate-Routing System  
Electronics Letters,  
Vol.3, No.9、1967年09月

- 8 猪瀬、加藤、齊藤：  
タイムスロット入替方式による三段時分割交換網の呼損率の近似理論式について  
電子通信学会誌  
50巻 9号、p.1639、1967年09月
  
- 9 T. Saito：  
Operation Modes in Mutually Synchronized System  
Electronics Letters,  
Vol.4, No.4、p.76、1968年02月
  
- 10 T. Saito and H. Yasuda：  
Dynamic Characteristics of a Mutually Synchronized system  
Electronics Letters,  
Vol.5, No.7、pp.153-154、1969年04月
  
- 11 H. Inose, T. Saito and T. Shibuya：  
Design of Multiple Input Phase-Locked Oscillator in Mutually Synchronized System  
Electronics Letters,  
Vol.6, No.15、p.468、1970年07月